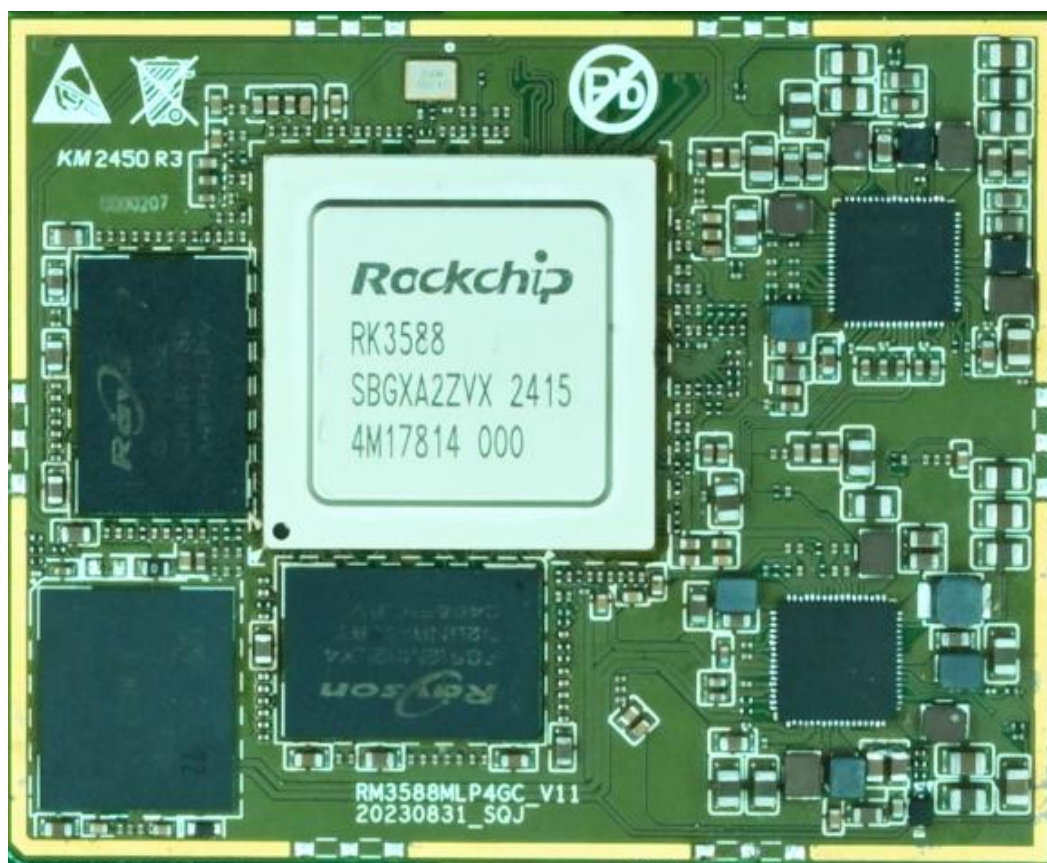


Z3588核心板

使用手册



深圳市九鼎创展科技有限公司
www.9tripod.com



版权声明

本手册版权归属深圳市九鼎创展科技有限公司所有, 并保留一切权力。非经九鼎创展同意(书面形式), 任何单位及个人不得擅自摘录本手册部分或全部, 违者我们将追究其法律责任。

敬告:

在售开发板的手册会经常更新, 请在 <http://www.9tripod.com> 网站下载最新手册, 不再另行通知。

版本说明

版本号	日期	作者	描述
Rev.01	2025-3-8	九鼎	原始版本



技术支持

如果您对文档有所疑问，您可以在办公时间（星期一至星期五上午 9:00~12:00；下午 1:30~6:00）通过技术 QQ 群、E-mail、BBS 论坛（<http://bbs.9tripod.com>）、或联系业务人员获取支持。

网址:	www.9tripod.com
E - mail:	supports@9tripod.com

销售与服务网络

公司：深圳市九鼎创展科技有限公司

地址：广东省深圳市宝安区西乡街道龙腾社区汇智研发中心BC座B1505-1508

电话：0755-33121205

网址：<http://www.9tripod.com>

论坛：<http://bbs.9tripod.com>

淘宝：<https://shop35449844.taobao.com>

速卖通：<http://seller.aliexpress.com>

技术交流 QQ 群	QQ 群号
X4418/ibox4418 论坛	199358213
x6818/ibox6818 论坛	189920370
x6818/ibox6818论坛二群	860896109
MTK 平台交流群	630291376
九鼎全志平台交流群	436993280
RK3566/3568/3288一群	159144256
RK3566/3568/3288二群	760685016
RK3566/3568/3288三群	1180045101
RK3128/1808/PX30交流群	573696929
RK3399/RK3576/RK3588交流群	177019446
RK3588/3399/3399PRO交流群	817913100
x4412/ibox4412论坛	16073601
x210/i210一群	23831259
x210/i210二群	211127570
x4412/x4418论坛	211128231



热烈欢迎广大同仁扫描右侧九鼎创展官方公众微信号，关注有礼，您将优先得知九鼎创展最新动态！



目录

版权声明	2
版本说明	3
技术支持	4
第一章 Z3588 核心板简介	6
1.1. 产品简介	6
1.2. 核心板特性	6
1.2.1. 特性参数	6
1.2.2. 核心板外观	7
1.2.3. 核心板结构图	8
1.2.4. 核心板结构参数	9
第二章 引脚定义	10
2.1. 核心板引脚定义	10
2.2. 硬件设计	23
2.2.1. 管脚描述	23
2.2.2. GPIO 电源	23
2.2.3. 电源设计	24
2.2.4. USB 设计	24
2.2.5. HDMI 设计	24
2.2.6. EDP 设计	24
2.2.7. MIPI 设计	24
第三章 其他产品介绍	25
3.1. 核心板系列	25
3.2. 开发板系列	25
3.3. 卡片电脑系列	26



第一章 Z3588 核心板简介

1.1. 产品简介

Z3588CV1 是基于瑞芯微 RK3588 的一款核心板，它由深圳市九鼎创展科技有限公司自主研发，生产并销售。

RK3588 是瑞芯微推出的新一代旗舰级高端处理器，采用 8nm 工艺设计，搭载四核 A76+四核 A55 的八核 CPU 和 Arm 高性能 GPU，内置 6T 算力的 NPU。具备强大的视觉处理能力，可支持结构光、TOF 等多种快速人脸解锁方案；支持丰富的显示接口，高达 8K 显示处理能力；有强大的扩展性，支持 PCIE3.0、SATA3.0、双 TypeC/USB3.1 等高速接口，可做 AI 算力、图像数据处理等扩展。应用于 ARMPC、高端平板电脑、边缘计算服务器、虚拟现实、NVR、8K 电视等方向。

1.2. 核心板特性

Z3588CV1 核心板具有以下特性：

- 最佳尺寸，保证引出全部GPIO 口的同时，尺寸仅 50mm*62mm；
- 使用RK 自身的RK806 PMU，在保证工作稳定可靠的同时，成本足够低廉；
- 支持多种品牌，多种容量的 emmc；
- 使用双通道 LPDDR4(X)设计，可支持 2GB/4GB/8GB/16GB/32GB 容量；
- 支持电源休眠唤醒；
- 支持 android12.0、linux、debain、ubuntu 等操作系统；
- 支持双千兆有线以太网、SATA、PCIE、USB3.0 等高速总线；
- 采用LGA封装形式，接触稳定可靠；
- 产品稳定可靠，经过大量高低温，反复重启，安卓稳定性测试，安兔兔测试等可靠性实验，拷机 7 天 7 夜不死机；

1.2.1. 特性参数

系统配置	
CPU	RK3588
主频	四核A76 +四核A55(2.4GHz)
内存/存储器	4G&16G 或 8G&32G 可选
电源 IC	使用RK806-2，支持动态调频等

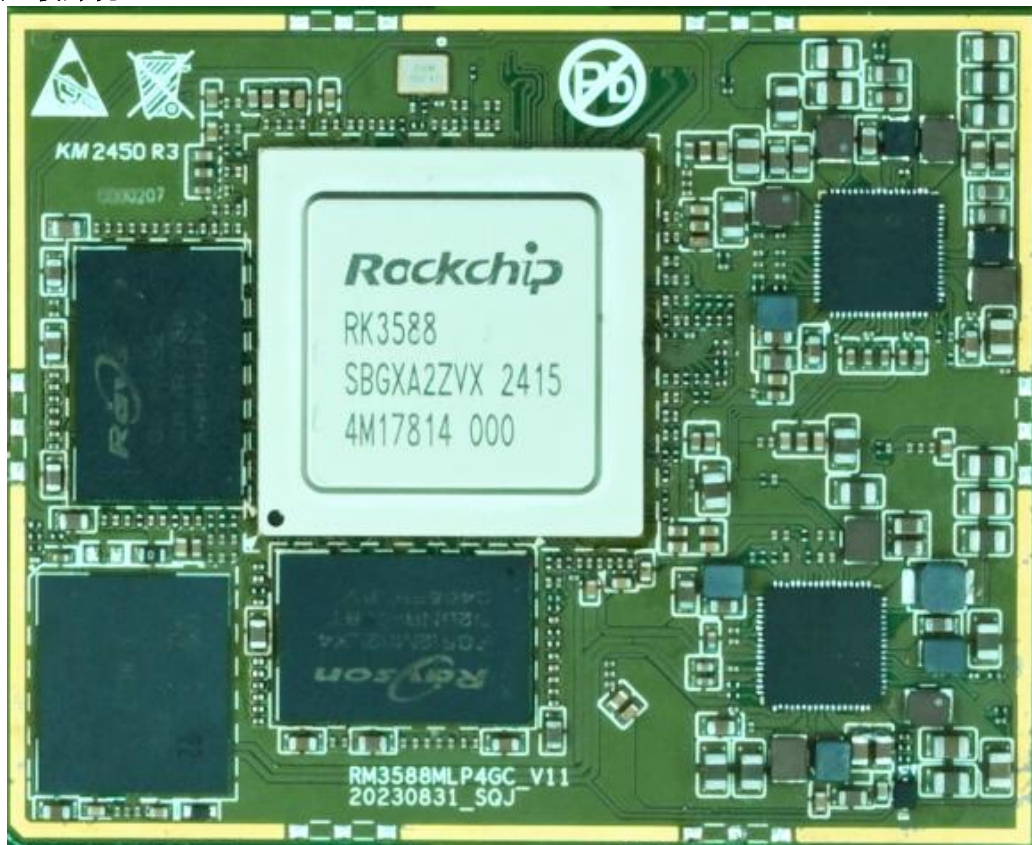
接口参数	
LCD 接口	同时支持 MIPI、EDP、HDMI 接口输出；最大支持 6 路同显，4 路异显
Touch 接口	电容触摸，可使用USB 或I2C 接口触摸
音频接口	IIS/PCM/TDM 接口
SPDIF 接口	2 路 8 通道光纤音频输出接口
SD 卡接口	2 路 SDIO 输出通道
emmc 接口	板载 emmc 接口，管脚不另外引出
以太网接口	双千兆以太网接口
USB HOST2.0 接口	2 路HOST2.0



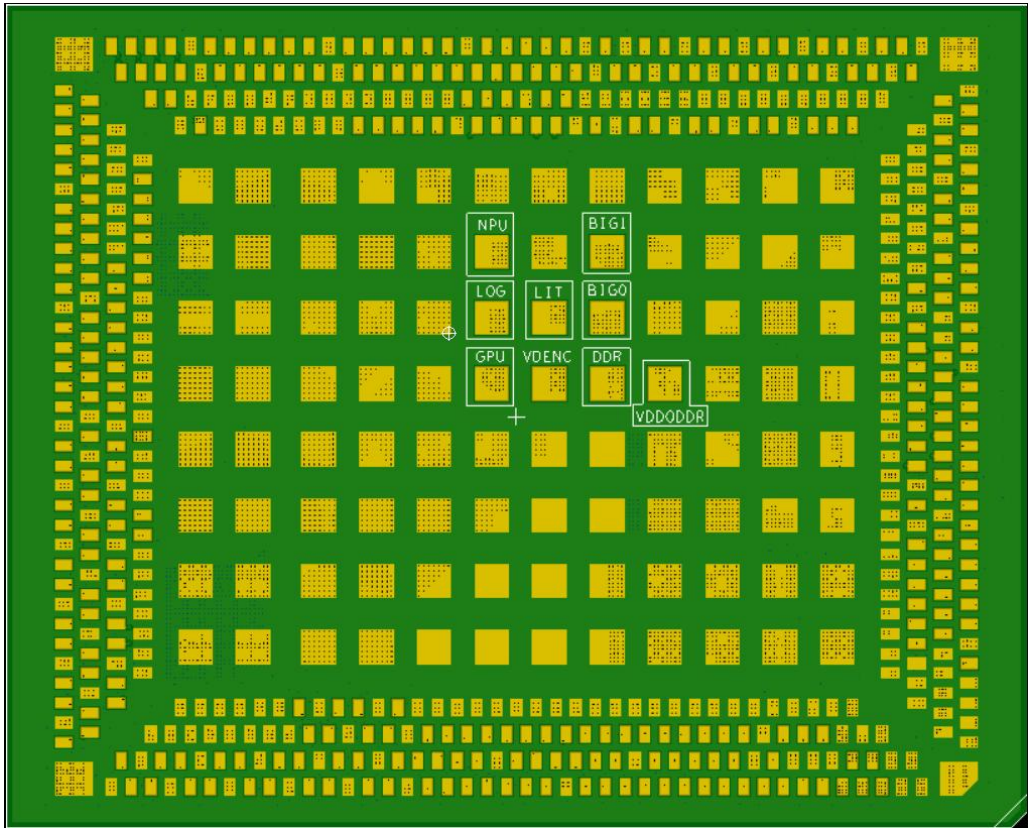
USB HOST3.0 接口	2 路 USB OTG 3.0/2.0/TypeC
UART 接口	10 路串口，支持带流控串口
PWM 接口	16 路PWM 输出
IIC 接口	9 路 IIC 输出
SPI 接口	5 路 SPI 输出
ADC 接口	8 路ADC 输出
CAN 接口	3 路CAN 输出
Camera 接口	6 路CSI 输入
HDMI 接口	2 路 HDMI2.1 TX， 1 路 HDMI RX2.0
PCIE 接口	PCIe3.0 (2x2,1x4,4x1)
SATA 接口	2x SATA3.3/PCIe2.1

电气特性	
4V 输入电压	4V/5A(推荐使用 4V/8A 输入)
输出电压	3.3V/2A, 1.8V/2A(可用于底板供电)
工作温度	0~70 度
储存温度	-10~50 度

1.2.2. 核心板外观



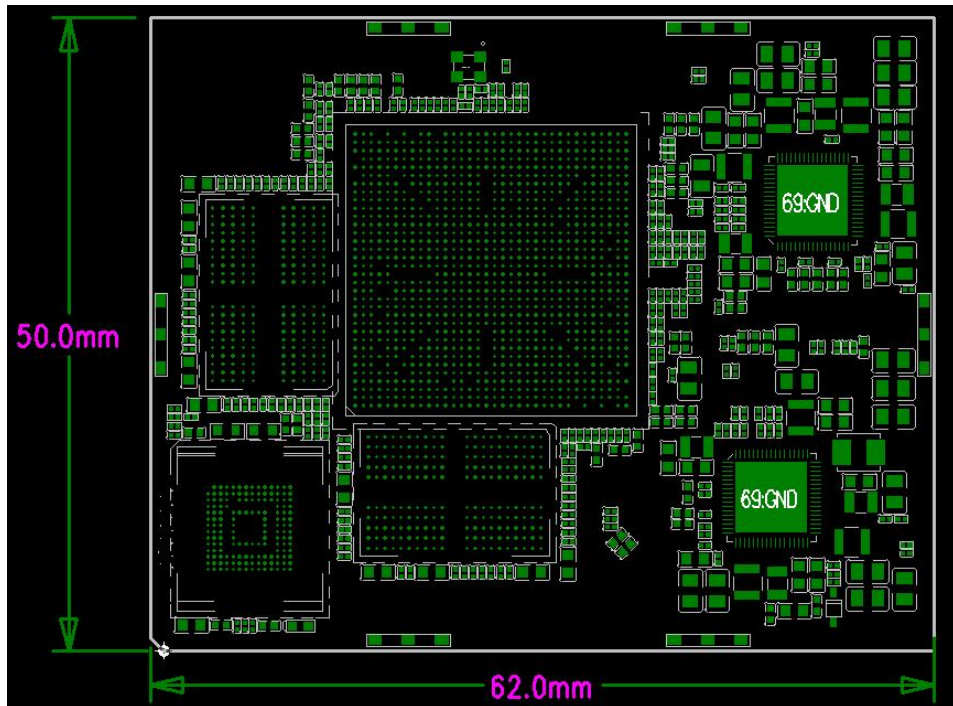
核心板正面图



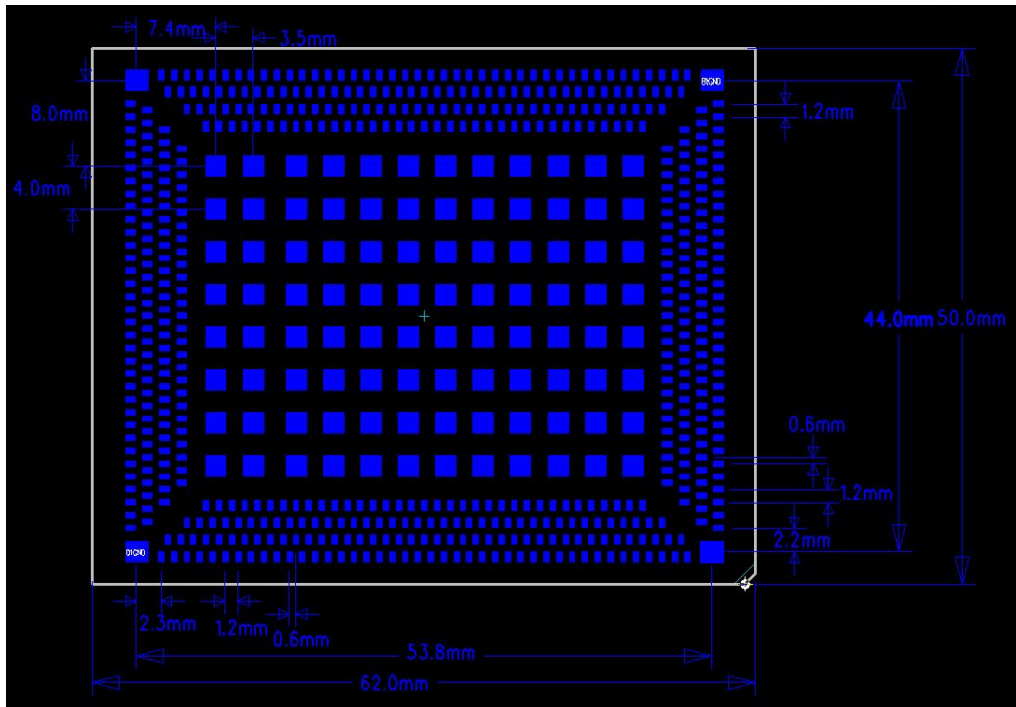
核心板背面图

1.2.3. 核心板结构图

核心板结构尺寸及管脚排列：



TOP 层



BOT 层

1.2.4. 核心板结构参数

结构参数	
核心板尺寸	62mm*50mm*1.2mm
引脚数量	660PIN
板层	12层
翘曲度	小于 0.5%



第二章 引脚定义

2.1. 核心板引脚定义

核心板引脚定义 (AA)			
引脚编号	网络名	类型	描述
A1	GND	系统地	
AA1	GND	系统地	
AA2	GND	系统地	
AA3	GND	系统地	
AA4	GND	系统地	
AA5	VCCIO1_1V8	GPIO1 1.8V电源域	需外部输入1.8V
AA6	GND	系统地	
AA7	GPIO0_D2_U	GPIO	GPIO复用管脚
AA8	GPIO0_D1_U	GPIO	GPIO复用管脚
AA9	GPIO0_D6_D	GPIO	GPIO复用管脚
AA10	GPIO0_D5_U	GPIO	GPIO复用管脚
AA11	GPIO0_D4_U	GPIO	GPIO复用管脚
AA12	VCCIO4	GPIO4电源域1.8V/3.3V可选	需外部输入1.8V/3.3V
AA13	GPIO1_A0_D	GPIO	GPIO复用管脚
AA14	GPIO1_A4_D	GPIO	GPIO复用管脚
AA15	GPIO1_B5_U	GPIO	GPIO复用管脚
AA16	GPIO1_B3_D	GPIO	GPIO复用管脚
AA17	GPIO1_B6_U	GPIO	GPIO复用管脚
AA18	GPIO1_B7_U	GPIO	GPIO复用管脚
AA19	GPIO1_D7_U	GPIO	GPIO复用管脚
AA20	GND	系统地	
AA21	GPIO1_C6_D	GPIO	GPIO复用管脚
AA22	GPIO1_C4_D	GPIO	GPIO复用管脚
AA23	GND	系统地	
AA24	GPIO1_C2_D	GPIO	GPIO复用管脚
AA25	GPIO1_C7_D	GPIO	GPIO复用管脚
AA26	GPIO1_D4_D	GPIO	GPIO复用管脚
AA27	PCIE30_PORT1_REFCLKP_IN	PCIE信号接口	不可用作GPIO
AA28	GND	系统地	
AA29	PCIE30_PORT1_TX3P	PCIE信号接口	不可用作GPIO
AA30	PCIE30_PORT1_TX2N	PCIE信号接口	不可用作GPIO
AA31	GND	系统地	
AA32	PCIE30_PORT1_RX3P	PCIE信号接口	不可用作GPIO
AA33	PCIE30_PORT1_RX2N	PCIE信号接口	不可用作GPIO
AA34	GND	系统地	
核心板引脚定义 (AB)			
引脚编号	网络名	类型	描述
AB1	GND	系统地	
AB2	GND	系统地	
AB3	GND	系统地	



AB4	GND	系统地	
AB5	GND	系统地	
AB6	GPIO0_C7_D	GPIO	GPIO复用管脚
AB7	GPIO0_D3_U	GPIO	GPIO复用管脚
AB8	GPIO0_C0_D	GPIO	GPIO复用管脚
AB9	GPIO0_C2_D	GPIO	GPIO复用管脚
AB10	GPIO0_C4_D	GPIO	GPIO复用管脚
AB11	VCCIO4_1V8	GPIO4 1.8V电源域	需外部输入1.8V
AB12	GND	系统地	
AB13	GPIO1_B4_U	GPIO	GPIO复用管脚
AB14	GPIO1_B1_D	GPIO	GPIO复用管脚
AB15	GPIO1_A6_D	GPIO	GPIO复用管脚
AB16	GPIO1_A5_D	GPIO	GPIO复用管脚
AB17	GPIO1_A2_D	GPIO	GPIO复用管脚
AB18	GPIO1_B0_U	GPIO	GPIO复用管脚
AB19	GPIO0_C3_D	GPIO	GPIO复用管脚
AB20	GPIO1_D3_D	GPIO	GPIO复用管脚
AB21	GND	系统地	
AB22	GND	系统地	
AB23	GPIO1_D1_D	GPIO	GPIO复用管脚
AB24	GPIO1_C3_D	GPIO	GPIO复用管脚
AB25	GPIO1_C5_D	GPIO	GPIO复用管脚
AB26	GND	系统地	
AB27	PCIE30_PORT1_REFCLKN_IN	PCIE信号接口	不可用作GPIO
AB28	PCIE30_PORT1_TX3N	PCIE信号接口	不可用作GPIO
AB29	GND	系统地	
AB30	PCIE30_PORT1_TX2P	PCIE信号接口	不可用作GPIO
AB31	PCIE30_PORT1_RX3N	PCIE信号接口	不可用作GPIO
AB32	GND	系统地	
AB33	PCIE30_PORT1_RX2P	PCIE信号接口	不可用作GPIO

核心板引脚定义 (AC)

引脚编号	网络名	类型	描述
AC2	GND	系统地	
AC3	GND	系统地	
AC4	GND	系统地	
AC5	GPIO0_D0_D	GPIO	GPIO复用管脚
AC6	GPIO0_B5_D	GPIO	GPIO复用管脚
AC7	GPIO0_C5_U	GPIO	GPIO复用管脚
AC8	GPIO0_B6_D	GPIO	GPIO复用管脚
AC9	GPIO0_C6_U	GPIO	GPIO复用管脚
AC10	GPIO0_B7_D	GPIO	GPIO复用管脚
AC11	GND	系统地	
AC12	GPIO1_D6_U	GPIO	GPIO复用管脚
AC13	GND	系统地	
AC14	GPIO1_A1_D	GPIO	GPIO复用管脚
AC15	GPIO1_A7_U	GPIO	GPIO复用管脚



AC16	GPIO1_B2_D	GPIO	GPIO复用管脚
AC17	GPIO1_A3_D	GPIO	GPIO复用管脚
AC18	GPIO1_D5_D	GPIO	GPIO复用管脚
AC19	GPIO1_D2_D	GPIO	GPIO复用管脚
AC20	GPIO1_C1_Z	GPIO	GPIO复用管脚
AC21	GPIO1_C0_Z	GPIO	GPIO复用管脚
AC22	GND	系统地	
AC23	GPIO1_D0_D	GPIO	GPIO复用管脚
AC24	GND	系统地	
AC25	GND	系统地	
AC26	GND	系统地	
AC27	GND	系统地	
AC28	GND	系统地	
AC29	GND	系统地	
AC30	GND	系统地	
AC31	GND	系统地	

核心板引脚定义 (AD)

引脚编号	网络名	类型	描述
AD3~AD29	GND	系统地	

核心板引脚定义 (BA)

引脚编号	网络名	类型	描述
B1	GND	系统地	
BA1	GND	系统地	
BA2	PCIE30_PORT0_REFCLKN_IN	PCIE信号接口	不可用作GPIO
BA3	PCIE30_PORT0_TX1N	PCIE信号接口	不可用作GPIO
BA4	GND	系统地	
BA5	PCIE30_PORT0_TX0P	PCIE信号接口	不可用作GPIO
BA6	PCIE30_PORT0_RX1N	PCIE信号接口	不可用作GPIO
BA7	GND	系统地	
BA8	PCIE30_PORT0_RX0P	PCIE信号接口	不可用作GPIO
BA9	PCIE20_1_REFCLKN	PCIE信号接口	不可用作GPIO
BA10	GND	系统地	
BA11	PCIE20_1_RXP/SATA30_1_RXP	PCIE信号接口	不可用作GPIO
BA12	PCIE20_1_TXN/SATA30_1_TXN	PCIE信号接口	不可用作GPIO
BA13	GND	系统地	
BA14	PCIE20_0_REFCLKP	PCIE信号接口	不可用作GPIO
BA15	PCIE20_0_TXP/SATA30_0_TXP	PCIE信号接口	不可用作GPIO
BA16	GND	系统地	
BA17	PCIE20_0_RXP/SATA30_0_RXP	PCIE信号接口	不可用作GPIO
BA18	GND	系统地	
BA19	GPIO2_B1_U	GPIO	GPIO复用管脚
BA20	GPIO2_A7_U	GPIO	GPIO复用管脚
BA21	GPIO2_C3_D	GPIO	GPIO复用管脚
BA22	GPIO2_C2_D	GPIO	GPIO复用管脚



BA23	GPIO2_C1_D	GPIO	GPIO复用管脚
BA24	GND	系统地	
BA25	MIPI_CSI0_RX_D0P	MIPI CSI信号接口	不可用作GPIO
BA26	MIPI_CSI0_RX_D1P	MIPI CSI信号接口	不可用作GPIO
BA27	MIPI_CSI0_RX_CLK0P	MIPI CSI信号接口	不可用作GPIO
BA28	MIPI_CSI0_RX_D2P	MIPI CSI信号接口	不可用作GPIO
BA29	MIPI_CSI0_RX_D3P	MIPI CSI信号接口	不可用作GPIO
BA30	MIPI_CSI0_RX_CLK1P	MIPI CSI信号接口	不可用作GPIO
BA31	GND	系统地	
BA32	MIPI_CSI1_RX_D0P	MIPI CSI信号接口	不可用作GPIO
BA33	MIPI_CSI1_RX_D1P	MIPI CSI信号接口	不可用作GPIO
BA34	MIPI_CSI1_RX_CLK0P	MIPI CSI信号接口	不可用作GPIO
BA35	MIPI_CSI1_RX_D2P	MIPI CSI信号接口	不可用作GPIO
BA36	MIPI_CSI1_RX_D3P	MIPI CSI信号接口	不可用作GPIO
BA37	MIPI_CSI1_RX_CLK1P	MIPI CSI信号接口	不可用作GPIO
BA38	GND	系统地	
BA39	MIPI_DPHY1_RX_D3N	MIPI CSI信号接口	不可用作GPIO
BA40	MIPI_DPHY1_RX_CLKN	MIPI CSI信号接口	不可用作GPIO
BA41	MIPI_DPHY1_RX_D1N	MIPI CSI信号接口	不可用作GPIO
BA42	MIPI_DPHY1_RX_D0N	MIPI CSI信号接口	不可用作GPIO

核心板引脚定义 (BB)

引脚编号	网络名	类型	描述
BB1	PCIE30_PORT0_REFCLKP_IN	PCIE信号接口	不可用作GPIO
BB2	GND	系统地	
BB3	PCIE30_PORT0_TX1P	PCIE信号接口	不可用作GPIO
BB4	PCIE30_PORT0_TX0N	PCIE信号接口	不可用作GPIO
BB5	GND	系统地	
BB6	PCIE30_PORT0_RX1P	PCIE信号接口	不可用作GPIO
BB7	PCIE30_PORT0_RX0N	PCIE信号接口	不可用作GPIO
BB8	GND	系统地	
BB9	PCIE20_1_REFCLKP	PCIE信号接口	不可用作GPIO
BB10	PCIE20_1_RXN/SATA30_1_RXN	PCIE信号接口	不可用作GPIO
BB11	GND	系统地	
BB12	PCIE20_1_TXP/SATA30_1_TXP	PCIE信号接口	不可用作GPIO
BB13	PCIE20_0_REFCLKN	PCIE信号接口	不可用作GPIO
BB14	GND	系统地	
BB15	PCIE20_0_TXN/SATA30_0_TXN	PCIE信号接口	不可用作GPIO
BB16	PCIE20_0_RXN/SATA30_0_RXN	PCIE信号接口	不可用作GPIO
BB17	GND	系统地	
BB18	GPIO2_B2_U	GPIO	GPIO复用管脚
BB19	GPIO2_B0_U	GPIO	GPIO复用管脚
BB20	GPIO2_C0_D	GPIO	GPIO复用管脚
BB21	GPIO2_B7_D	GPIO	GPIO复用管脚
BB22	GPIO4_C5_D	GPIO	GPIO复用管脚
BB23	GPIO4_C2_D	GPIO	GPIO复用管脚
BB24	MIPI_CSI0_RX_D0N	MIPI CSI信号接口	不可用作GPIO



BB25	MIPI_CSI0_RX_D1N	MIPI CSI信号接口	不可用作GPIO
BB26	MIPI_CSI0_RX_CLK0N	MIPI CSI信号接口	不可用作GPIO
BB27	MIPI_CSI0_RX_D2N	MIPI CSI信号接口	不可用作GPIO
BB28	MIPI_CSI0_RX_D3N	MIPI CSI信号接口	不可用作GPIO
BB29	MIPI_CSI0_RX_CLK1N	MIPI CSI信号接口	不可用作GPIO
BB30	GND	系统地	
BB31	MIPI_CSI1_RX_D0N	MIPI CSI信号接口	不可用作GPIO
BB32	MIPI_CSI1_RX_D1N	MIPI CSI信号接口	不可用作GPIO
BB33	MIPI_CSI1_RX_CLK0N	MIPI CSI信号接口	不可用作GPIO
BB34	MIPI_CSI1_RX_D2N	MIPI CSI信号接口	不可用作GPIO
BB35	MIPI_CSI1_RX_D3N	MIPI CSI信号接口	不可用作GPIO
BB36	MIPI_CSI1_RX_CLK1N	MIPI CSI信号接口	不可用作GPIO
BB37	GND	系统地	
BB38	MIPI_DPHY1_RX_D3P	MIPI CSI信号接口	不可用作GPIO
BB39	MIPI_DPHY1_RX_CLKP	MIPI CSI信号接口	不可用作GPIO
BB40	MIPI_DPHY1_RX_D1P	MIPI CSI信号接口	不可用作GPIO
BB41	MIPI_DPHY1_RX_D0P	MIPI CSI信号接口	不可用作GPIO

核心板引脚定义 (BC)

引脚编号	网络名	类型	描述
BC2	GND	系统地	
BC3	GND	系统地	
BC4	GND	系统地	
BC5	GND	系统地	
BC6	GND	系统地	
BC7	GND	系统地	
BC8	GND	系统地	
BC9	GND	系统地	
BC10	GND	系统地	
BC11	GND	系统地	
BC12	GND	系统地	
BC13	GND	系统地	
BC14	GND	系统地	
BC15	GND	系统地	
BC16	GND	系统地	
BC17	GND	系统地	
BC18	GPIO2_B3_D	GPIO	GPIO复用管脚
BC19	GPIO2_A6_U	GPIO	GPIO复用管脚
BC20	GND	系统地	
BC21	GPIO2_C4_D	GPIO	GPIO复用管脚
BC22	GPIO4_C4_D	GPIO	GPIO复用管脚
BC23	GPIO2_B6_D	GPIO	GPIO复用管脚
BC24	GND	系统地	
BC25	GND	系统地	
BC26	GND	系统地	
BC27	GND	系统地	
BC28	GND	系统地	



BC29	GND	系统地	
BC30	GND	系统地	
BC31	GND	系统地	
BC32	GND	系统地	
BC33	GND	系统地	
BC34	GND	系统地	
BC35	GND	系统地	
BC36	GND	系统地	
BC37	GND	系统地	
BC38	MIPI_DPHY1_RX_D2P	MIPI CSI信号接口	不可用作GPIO
BC39	MIPI_DPHY1_RX_D2N	MIPI CSI信号接口	不可用作GPIO
核心板引脚定义 (BD)			
引脚编号	网络名	类型	描述
BD3	GPIO0_A4_U	GPIO	GPIO复用管脚
BD4	GPIO0_A0_D	GPIO	GPIO复用管脚
BD5	GPIO0_B2_U	GPIO	GPIO复用管脚
BD6	GND	系统地	
BD7	PCIE20_2_REFCLKP	PCIE信号接口	不可用作GPIO
BD8	PCIE20_2_REFCLKN	PCIE信号接口	不可用作GPIO
BD9	GND	系统地	
BD10	PCIE20_2_TXP/SATA30_2_TXP/USB30_2_SSTXP	PCIE信号接口	不可用作GPIO
BD11	PCIE20_2_TXN/SATA30_2_TXN/USB30_2_SSTXN	PCIE信号接口	不可用作GPIO
BD12	GND	系统地	
BD13	PCIE20_2_RXP/SATA30_2_RXP/USB30_2_SSRXP	PCIE信号接口	不可用作GPIO
BD14	PCIE20_2_RXN/SATA30_2_RXN/USB30_2_SSRXN	PCIE信号接口	不可用作GPIO
BD15	GND	系统地	
BD16	RESET_L	系统复位信号	
BD17	GND	系统地	
BD18	GPIO2_B4_U	GPIO	GPIO复用管脚
BD19	GPIO2_B5_U	GPIO	GPIO复用管脚
BD20	GPIO4_C3_D	GPIO	GPIO复用管脚
BD21	GPIO4_C6_D	GPIO	GPIO复用管脚
BD22	GPIO2_C5_D	GPIO	GPIO复用管脚
BD23	GND	系统地	
BD24	VCCIO5	GPIO5电源域1.8/3.3 可选	需外部输入 1.8V/3.3V
BD25	VCCIO5_1V8	GPIO5 1.8V电源域	需外部输入1.8V
BD26	VCCIO3_1V8	GPIO3 1.8V电源域	需外部输入1.8V
BD27	VCCIO6	GPIO6电源域1.8/3.3 可选	需外部输入 1.8V/3.3V
BD28	VCCIO6_1V8	GPIO6 1.8V电源域	需外部输入1.8V
BD29	GND	系统地	
BD30	GND	系统地	



BD31	GND	系统地	
BD32	GND	系统地	
BD33	GND	系统地	
BD34	GND	系统地	
BD35	GND	系统地	
BD36	VCC_1V8_S0	核心板1.8V输出	最大支持2.5A电流
BD37	GND	系统地	

核心板引脚定义 (CA)

引脚编号	网络名	类型	描述
C1	GND	系统地	
CA1	MIPI_DPHY0_RX_D3P	MIPI CSI信号接口	不可用作GPIO
CA2	MIPI_DPHY0_RX_D2P	MIPI CSI信号接口	不可用作GPIO
CA3	MIPI_DPHY0_RX_CLKP	MIPI CSI信号接口	不可用作GPIO
CA4	MIPI_DPHY0_RX_D1P	MIPI CSI信号接口	不可用作GPIO
CA5	MIPI_DPHY0_RX_D0P	MIPI CSI信号接口	不可用作GPIO
CA6	GND	系统地	
CA7	MIPI_DPHY0_TX_D3N	MIPI DSI信号接口	不可用作GPIO
CA8	MIPI_DPHY0_TX_D2N	MIPI DSI信号接口	不可用作GPIO
CA9	MIPI_DPHY0_TX_CLKN	MIPI DSI信号接口	不可用作GPIO
CA10	MIPI_DPHY0_TX_D1N	MIPI DSI信号接口	不可用作GPIO
CA11	MIPI_DPHY0_TX_D0N	MIPI DSI信号接口	不可用作GPIO
CA12	GND	系统地	
CA13	MIPI_DPHY1_TX_D3N	MIPI DSI信号接口	不可用作GPIO
CA14	MIPI_DPHY1_TX_D2N	MIPI DSI信号接口	不可用作GPIO
CA15	MIPI_DPHY1_TX_CLKN	MIPI DSI信号接口	不可用作GPIO
CA16	MIPI_DPHY1_TX_D1N	MIPI DSI信号接口	不可用作GPIO
CA17	MIPI_DPHY1_TX_D0N	MIPI DSI信号接口	不可用作GPIO
CA18	GND	系统地	
CA19	TYPEC0_SSTX2P/DP0_TX3P	TYPEC/DP复用信号	不可用作GPIO
CA20	TYPEC0_SSRX2P/DP0_TX2P	TYPEC/DP复用信号	不可用作GPIO
CA21	GND	系统地	
CA22	TYPEC0_SSTX1P/DP0_TX1P	TYPEC/DP复用信号	不可用作GPIO
CA23	TYPEC0_SSRX1P/DP0_TX0P	TYPEC/DP复用信号	不可用作GPIO
CA24	GND	系统地	
CA25	TYPEC1_SSTX2P/DP1_TX3P	TYPEC/DP复用信号	不可用作GPIO
CA26	TYPEC1_SSRX2P/DP1_TX2P	TYPEC/DP复用信号	不可用作GPIO
CA27	GND	系统地	
CA28	TYPEC1_SSTX1P/DP1_TX1P	TYPEC/DP复用信号	不可用作GPIO
CA29	TYPEC1_SSRX1P/DP1_TX0P	TYPEC/DP复用信号	不可用作GPIO
CA30	GND	系统地	
CA31	TYPEC0_OTG_DM	TYPEC OTG信号	不可用作GPIO
CA32	TYPEC1_OTG_DP	TYPEC OTG信号	不可用作GPIO
CA33	GND	系统地	
CA34	USB20_HOST0_DM	USB2.0信号	不可用作GPIO

核心板引脚定义 (CB)

引脚编号	网络名	类型	描述
------	-----	----	----



CB1	MIPI_DPHY0_RX_D3N	MIPI CSI信号接口	不可用作GPIO
CB2	MIPI_DPHY0_RX_D2N	MIPI CSI信号接口	不可用作GPIO
CB3	MIPI_DPHY0_RX_CLKN	MIPI CSI信号接口	不可用作GPIO
CB4	MIPI_DPHY0_RX_D1N	MIPI CSI信号接口	不可用作GPIO
CB5	MIPI_DPHY0_RX_D0N	MIPI CSI信号接口	不可用作GPIO
CB6	MIPI_DPHY0_TX_D3P	MIPI DSI信号接口	不可用作GPIO
CB7	MIPI_DPHY0_TX_D2P	MIPI DSI信号接口	不可用作GPIO
CB8	MIPI_DPHY0_TX_CLKP	MIPI DSI信号接口	不可用作GPIO
CB9	MIPI_DPHY0_TX_D1P	MIPI DSI信号接口	不可用作GPIO
CB10	MIPI_DPHY0_TX_D0P	MIPI DSI信号接口	不可用作GPIO
CB11	GND	系统地	
CB12	MIPI_DPHY1_TX_D3P	MIPI DSI信号接口	不可用作GPIO
CB13	MIPI_DPHY1_TX_D2P	MIPI DSI信号接口	不可用作GPIO
CB14	MIPI_DPHY1_TX_CLKP	MIPI DSI信号接口	不可用作GPIO
CB15	MIPI_DPHY1_TX_D1P	MIPI DSI信号接口	不可用作GPIO
CB16	MIPI_DPHY1_TX_D0P	MIPI DSI信号接口	不可用作GPIO
CB17	GND	系统地	
CB18	TYPEC0_SSTX2N/DP0_TX3N	TYPEC/DP复用信号	不可用作GPIO
CB19	GND	系统地	
CB20	TYPEC0_SSRX2N/DP0_TX2N	TYPEC/DP复用信号	不可用作GPIO
CB21	TYPEC0_SSTX1N/DP0_TX1N	TYPEC/DP复用信号	不可用作GPIO
CB22	GND	系统地	
CB23	TYPEC0_SSRX1N/DP0_TX0N	TYPEC/DP复用信号	不可用作GPIO
CB24	TYPEC1_SSTX2N/DP1_TX3N	TYPEC/DP复用信号	不可用作GPIO
CB25	GND	系统地	
CB26	TYPEC1_SSRX2N/DP1_TX2N	TYPEC/DP复用信号	不可用作GPIO
CB27	TYPEC1_SSTX1N/DP1_TX1N	TYPEC/DP复用信号	不可用作GPIO
CB28	GND	系统地	
CB29	TYPEC1_SSRX1N/DP1_TX0N	TYPEC/DP复用信号	不可用作GPIO
CB30	TYPEC0_OTG_DP	TYPEC OTG信号	不可用作GPIO
CB31	GND	系统地	
CB32	TYPEC1_OTG_DM	TYPEC OTG信号	不可用作GPIO
CB33	USB20_HOST0_DP	USB2.0信号	不可用作GPIO

核心板引脚定义 (CC)

引脚编号	网络名	类型	描述
CC2	GND	系统地	
CC3	GND	系统地	
CC4	GND	系统地	
CC5	GND	系统地	
CC6	GND	系统地	
CC7	GND	系统地	
CC8	GND	系统地	
CC9	SARADC_VIN6	ADC信号	1.8V ADC信号
CC10	SARADC_VIN4	ADC信号	1.8V ADC信号
CC11	SARADC_VIN7	ADC信号	1.8V ADC信号
CC12	SARADC_VIN3	ADC信号	1.8V ADC信号



CC13	SARADC_VIN1_KEY/RECOVER Y	ADC信号	1.8V ADC信号
CC14	BOOT_SARADC_IN0	ADC信号	1.8V ADC信号
CC15	SARADC_VIN5	ADC信号	1.8V ADC信号
CC16	SARADC_VIN2	ADC信号	1.8V ADC信号
CC17	GND	系统地	
CC18	TYPEC0_SBU1/DP0_AUXP	TYPEC/DP复用信号	不可用作GPIO
CC19	TYPEC0_SBU2/DP0_AUXN	TYPEC/DP复用信号	不可用作GPIO
CC20	GND	系统地	
CC21	TYPEC0_USB20_OTG_ID	TYPEC信号	不可用作GPIO
CC22	TYPEC0_USB20_VBUSDET	TYPEC信号	不可用作GPIO
CC23	GND	系统地	
CC24	TYPEC1_SBU1/DP1_AUXP	TYPEC/DP复用信号	不可用作GPIO
CC25	TYPEC1_SBU2/DP1_AUXN	TYPEC/DP复用信号	不可用作GPIO
CC26	GND	系统地	
CC27	TYPEC1_USB20_OTG_ID	TYPEC信号	不可用作GPIO
CC28	TYPEC1_USB20_VBUSDET	TYPEC信号	不可用作GPIO
CC29	GND	系统地	
CC30	USB20_HOST1_DM	USB2.0信号	不可用作GPIO
CC31	USB20_HOST1_DP	USB2.0信号	不可用作GPIO

核心板引脚定义 (CD)

引脚编号	网络名	类型	描述
CD3	GND	系统地	
CD4	SLAVER_PMIC_PLDO3	核心板1.8V输出	最大支持0.3A电流
CD5	SLAVER_PMIC_PLDO2	核心板1.8V输出	最大支持0.3A电流
CD6	VCC_1V8_CAM_S0	核心板1.8V输出, CAM电源	最大支持0.3A电流
CD7	VCC_3V3_SD_S0	核心板3.3V输出	最大支持0.5A电流
CD8	VCC_2V8_CAM_S0	核心板2.8V输出, CAM电源	最大支持0.3A电流
CD9	VCC_1V2_CAM_S0	核心板1.2V输出, CAM电源	最大支持0.5A电流
CD10	GND	系统地	
CD11	GND	系统地	
CD12	GND	系统地	
CD13	GND	系统地	
CD14	GND	系统地	
CD15	GND	系统地	
CD16	GND	系统地	
CD17	VCC_3V3_S0	核心板3.3V输出	最大支持5A电流
CD18	GND	系统地	
CD19	GND	系统地	
CD20	GND	系统地	
CD21	AVCC_1V8_CODECS0	核心板1.8V输出	最大支持0.5A电流
CD22	VCC_3V3_S3	核心板3.3V输出	最大支持0.3A电流
CD23	GND	系统地	
CD24	GND	系统地	



CD25	GND	系统地	
CD26	GND	系统地	
CD27	GND	系统地	
CD28	GND	系统地	
CD29	GND	系统地	

核心板引脚定义 (DA)			
引脚编号	网络名	类型	描述
D1	GND	系统地	
DA1	GND	系统地	
DA2	HDMI1_TX2N_PORT/EDP1_TX_D2 N	HDMI/EDP复用信号	不可用作GPIO
DA3	HDMI1_TX1P_PORT/EDP1_TX_D1 P	HDMI/EDP复用信号	不可用作GPIO
DA4	GND	系统地	
DA5	HDMI1_TX0N_PORT/EDP1_TX_D0 N	HDMI/EDP复用信号	不可用作GPIO
DA6	HDMI1_TX3P_PORT/EDP1_TX_D3 P	HDMI/EDP复用信号	不可用作GPIO
DA7	GND	系统地	
DA8	HDMI1_TX_SBDN/EDP1_TX_AUX N	HDMI/EDP复用信号	不可用作GPIO
DA9	HDMI0_TX2P_PORT/EDP0_TX_D2 P	HDMI/EDP复用信号	不可用作GPIO
DA10	GND	系统地	
DA11	HDMI0_TX1N_PORT/EDP0_TX_D1 N	HDMI/EDP复用信号	不可用作GPIO
DA12	HDMI0_TX0P_PORT/EDP0_TX_D0 P	HDMI/EDP复用信号	不可用作GPIO
DA13	GND	系统地	
DA14	HDMI0_TX3N_PORT/EDP0_TX_D3 N	HDMI/EDP复用信号	不可用作GPIO
DA15	HDMI0_TX_SBDP/EDP0_TX_AUXP	HDMI/EDP复用信号	不可用作GPIO
DA16	GND	系统地	
DA17	GPIO3_C3_D	GPIO	GPIO复用管脚
DA18	GPIO3_B4_U	GPIO	GPIO复用管脚
DA19	GPIO3_A4_D	GPIO	GPIO复用管脚
DA20	GPIO3_B0_U	GPIO	GPIO复用管脚
DA21	GPIO3_B1_D	GPIO	GPIO复用管脚
DA22	GPIO3_D4_D	GPIO	GPIO复用管脚
DA23	GPIO3_C1_D	GPIO	GPIO复用管脚
DA24	GND	系统地	
DA25	GPIO3_B2_D	GPIO	GPIO复用管脚
DA26	GPIO3_D2_D	GPIO	GPIO复用管脚
DA27	GPIO3_D1_D	GPIO	GPIO复用管脚
DA28	GPIO4_A2_D	GPIO	GPIO复用管脚
DA29	GPIO4_A1_D	GPIO	GPIO复用管脚
DA30	GPIO4_B7_U	GPIO	GPIO复用管脚



DA31	GPIO4_A3_D	GPIO	GPIO复用管脚
DA32	GPIO4_A4_D	GPIO	GPIO复用管脚
DA33	GPIO4_A0_D	GPIO	GPIO复用管脚
DA34	GPIO4_D2_U	GPIO	GPIO复用管脚
DA35	GPIO4_D5_D	GPIO	GPIO复用管脚
DA36	GPIO4_D1_U	GPIO	GPIO复用管脚
DA37	SYSPWR_EN_H	PMIC使能信号	不可用作GPIO
DA38	VCC4V0_SYS	核心板主电源输入	建议使用4V/5A电源
DA39	VCC4V0_SYS	核心板主电源输入	建议使用4V/5A电源
DA40	VCC4V0_SYS	核心板主电源输入	建议使用4V/5A电源
DA41	GND	系统地	
DA42	GND	系统地	

核心板引脚定义 (DB)

引脚编号	网络名	类型	描述
DB1	HDMI1_TX2P_PORT/EDP1_TX_D2_P	HDMI/EDP复用信号	不可用作GPIO
DB2	GND	系统地	
DB3	HDMI1_TX1N_PORT/EDP1_TX_D1_N	HDMI/EDP复用信号	不可用作GPIO
DB4	HDMI1_TX0P_PORT/EDP1_TX_D0_P	HDMI/EDP复用信号	不可用作GPIO
DB5	GND	系统地	
DB6	HDMI1_TX3N_PORT/EDP1_TX_D3_N	HDMI/EDP复用信号	不可用作GPIO
DB7	HDMI1_TX_SBDP/EDP1_TX_AUXP	HDMI/EDP复用信号	不可用作GPIO
DB8	GND	系统地	
DB9	HDMI0_TX2N_PORT/EDP0_TX_D2_N	HDMI/EDP复用信号	不可用作GPIO
DB10	HDMI0_TX1P_PORT/EDP0_TX_D1_P	HDMI/EDP复用信号	不可用作GPIO
DB11	GND	系统地	
DB12	HDMI0_TX0N_PORT/EDP0_TX_D0_N	HDMI/EDP复用信号	不可用作GPIO
DB13	HDMI0_TX3P_PORT/EDP0_TX_D3_P	HDMI/EDP复用信号	不可用作GPIO
DB14	GND	系统地	
DB15	HDMI0_TX_SBDN/EDP0_TX_AUXN	HDMI/EDP复用信号	不可用作GPIO
DB16	GPIO3_B7_D	GPIO	GPIO复用管脚
DB17	GPIO3_A1_U	GPIO	GPIO复用管脚
DB18	GPIO3_B3_U	GPIO	GPIO复用管脚
DB19	GPIO3_A3_U	GPIO	GPIO复用管脚
DB20	GND	系统地	
DB21	GPIO3_A5_D	GPIO	GPIO复用管脚
DB22	GPIO3_A6_D	GPIO	GPIO复用管脚
DB23	GPIO3_C0_D	GPIO	GPIO复用管脚
DB24	GPIO3_C4_U	GPIO	GPIO复用管脚
DB25	GPIO3_C5_U	GPIO	GPIO复用管脚



DB26	GPIO3_D3_D	GPIO	GPIO复用管脚
DB27	GND	系统地	
DB28	GPIO4_B0_D	GPIO	GPIO复用管脚
DB29	GPIO4_B2_U	GPIO	GPIO复用管脚
DB30	GPIO4_A6_D	GPIO	GPIO复用管脚
DB31	GPIO4_A5_D	GPIO	GPIO复用管脚
DB32	GPIO4_A7_D	GPIO	GPIO复用管脚
DB33	GND	系统地	
DB34	GPIO4_D3_U	GPIO	GPIO复用管脚
DB35	GND	系统地	
DB36	GND	系统地	
DB37	GND	系统地	
DB38	VCC4V0_SYS	核心板主电源输入	建议使用4V/5A电源
DB39	VCC4V0_SYS	核心板主电源输入	建议使用4V/5A电源
DB40	GND	系统地	
DB41	GND	系统地	

核心板引脚定义 (DC)

引脚编号	网络名	类型	描述
DC2	GND	系统地	
DC3	GND	系统地	
DC4	GND	系统地	
DC5	GND	系统地	
DC6	GND	系统地	
DC7	GND	系统地	
DC8	GND	系统地	
DC9	GND	系统地	
DC10	HDMI_RX_D2N	HDMI输入信号	不可用作GPIO
DC11	HDMI_RX_D1P	HDMI输入信号	不可用作GPIO
DC12	GND	系统地	
DC13	HDMI_RX_D0N	HDMI输入信号	不可用作GPIO
DC14	HDMI_RX_CLKP	HDMI输入信号	不可用作GPIO
DC15	GND	系统地	
DC16	GPIO3_C2_D	GPIO	GPIO复用管脚
DC17	GPIO3_A0_U	GPIO	GPIO复用管脚
DC18	GPIO3_B5_U	GPIO	GPIO复用管脚
DC19	GPIO3_A2_U	GPIO	GPIO复用管脚
DC20	GPIO3_A7_U	GPIO	GPIO复用管脚
DC21	GPIO3_B6_D	GPIO	GPIO复用管脚
DC22	GPIO3_D5_D	GPIO	GPIO复用管脚
DC23	GPIO3_C6_U	GPIO	GPIO复用管脚
DC24	GPIO3_D0_U	GPIO	GPIO复用管脚
DC25	GPIO3_C7_U	GPIO	GPIO复用管脚
DC26	GPIO4_B3_U	GPIO	GPIO复用管脚
DC27	GPIO4_B4_U	GPIO	GPIO复用管脚
DC28	GPIO4_B1_U	GPIO	GPIO复用管脚
DC29	GPIO4_C1_D	GPIO	GPIO复用管脚



DC30	GPIO4_B5_D	GPIO	GPIO复用管脚
DC31	GPIO4_C0_U	GPIO	GPIO复用管脚
DC32	GPIO4_B6_D	GPIO	GPIO复用管脚
DC33	GND	系统地	
DC34	GPIO4_D4_U	GPIO	GPIO复用管脚
DC35	GPIO4_D0_U	GPIO	GPIO复用管脚
DC36	PWRON_L	系统使能信号	
DC37	GND	系统地	
DC38	GND	系统地	
DC39	GND	系统地	

核心板引脚定义 (DD)

引脚编号	网络名	类型	描述
DD3	GND	系统地	
DD4	GND	系统地	
DD5	GND	系统地	
DD6	GND	系统地	
DD7	GND	系统地	
DD8	GND	系统地	
DD9	HDMI_RX_D2P	HDMI输入信号	不可用作GPIO
DD10	GND	系统地	
DD11	HDMI_RX_D1N	HDMI输入信号	不可用作GPIO
DD12	HDMI_RX_D0P	HDMI输入信号	不可用作GPIO
DD13	GND	系统地	
DD14	HDMI_RX_CLKN	HDMI输入信号	不可用作GPIO
DD15	GND	系统地	
DD16	GND	系统地	
DD17	GND	系统地	
DD18	GND	系统地	
DD19	GND	系统地	
DD20	GND	系统地	
DD21	GND	系统地	
DD22	GND	系统地	
DD23	GND	系统地	
DD24	GND	系统地	
DD25	GND	系统地	
DD26	GND	系统地	
DD27	GND	系统地	
DD28	GND	系统地	
DD29	GND	系统地	
DD30	GND	系统地	
DD31	GND	系统地	
DD32	GND	系统地	
DD33	GND	系统地	
DD34	GND	系统地	
DD35	GND	系统地	
DD36	GND	系统地	



DD37	GND	系统地	
------	-----	-----	--

核心板引脚定义 (H)			
引脚编号	网络名	类型	描述
H1~H44	GND	系统地	
H45	VDDQ_DDR_S0	核心板DDR电源	不可用于外设供电
H46~H52	GND	系统地	
H53	VDD_DDR_S0	核心板DDR电源	不可用于外设供电
H54	VDD_CPU_BIG0_S0	核心板CPU电源	不可用于外设供电
H55	VDD_CPU_BIG1_S0	核心板CPU电源	不可用于外设供电
H56~H60	GND	系统地	
H61	VDD_VDENC_S0		不可用于外设供电
H62	VDD_CPU_LIT_S0	核心板CPU电源	不可用于外设供电
H63~H68	GND	系统地	
H69	VDD_GPU_S0	核心板GPU电源	不可用于外设供电
H70	VDD_LOG_S0	核心板逻辑电源	不可用于外设供电
H71	VDD_NPU_S0	核心板NPU电源	不可用于外设供电
H72~H96	GND	系统地	

2.2. 硬件设计

2.2.1. 管脚描述

RK3588 除差分对、ADC 输入脚外的 GPIO 口都可以复用作其他功能，如 I2C、UART、SPI、I2S、PWM 等等。因篇幅有限，本文描述不尽详细，如有需要，可以通过仔细阅读核心板原理图，或阅读《Z3588_PinOut_V1_20250308.xls》获取更多信息。

2.2.2. GPIO 电源

GPIO 电源域的电源脚描述如下：

电源域	GPIO 类型	描述	Z3588 核心板电平
PMUIO1	1.8V	1.8V Only	1.8V
PMUIO2	1.8V/3.3V	1.8V or 3.3V	3.3V
EMMCIO	1.8V	1.8V Only	1.8V
VCCIO1	1.8V	1.8V Only	1.8V
VCCIO2	1.8V/3.3V	1.8V or 3.3V	默认3.3V，通过PMIC PLDO5可调
VCCIO3	1.8V	1.8V Only	1.8V
VCCIO4	1.8V/3.3V	1.8V or 3.3V	开发板默认1.8V，可通过底板电阻跳选
VCCIO5	1.8V/3.3V	1.8V or 3.3V	开发板默认3.3V，可通过底板电阻跳选
VCCIO6	1.8V/3.3V	1.8V or 3.3V	开发板默认3.3V，可通过底板电阻跳选

其中PMUIO1、EMMCIO、VCCIO1、VCCIO3 为固定电平电源域，不可进行配置。PMUIO2、VCCIO2，VCCIO[4:6]电源域 RK3588 芯片可以自动识别硬件配置的电压，不需要软件根据硬件供电电压进行配置。在做接口板设计时，注意电源域的 IO 电平要与对接外设芯片/器件的 IO 电平保持一致，否则会烧坏CPU。



2.2.3. 电源设计

Z3588 核心板需要主电源供电即可正常使用。详细的电源管脚定义如下：

- DA38、DA39、DA40、DB38、DB39脚：4V/5A 电源输入接口，为确保 CPU 稳定可靠工作，务必保证提供足额电流；
- CD17脚：3.3V/5A 电源输出，可用于接口板电源供电；
- BD36脚：1.8V/2.5A 电源输出，可用于接口板电源供电。

2.2.4. USB 设计

RK3588 有两路 HOST 口和两路 TYPEC 口。其中 TYPEC 口可用作 HOST 口、DEVICE 口或 DP 口。它即能驱动 VGA、HDMI、DP 屏，也能当作普通的 USB3.0 接口，用于连接普通的 HOST3.0 外设。

默认 USB2.0 接口能达到 480Mbps 的速度，而 USB3.0 最快能达到 5Gbps 的带宽，比 USB2.0 要快 10 倍，因此，对 PCB 走线的要求更高。以下为 USB 接口的差分对，在 PCB 走线时，务必走等长差分线，阻抗匹配为 90 欧，而且需要有完整的参考平面。

2.2.5. HDMI 设计

RK3588 芯片自带两路 HDMI OUT 控制器，支持 HDMI2.0 协议。同时还自带一路 HDMI RX2.0 接口，用于对外接收 HDMI 信号。核心板上相应的 HDMI 差分对，必须走等长差分线，且阻抗匹配为 100 欧，否则会出现 HDMI 画面丢色，断断续续等问题。

2.2.6. EDP 设计

RK3588 芯片自带 2 路 EDP 接口，管脚和两路 HDMI OUT 复用。EDP 为差分信号线，适合驱动分辨率较高的液晶屏。EDP 接口的数据传输总容量可以达到 21.6Gbps，是 LVDS 接口的 3 倍，它能够驱动更高分辨率的液晶屏，如 2K、4K 屏等。在走线时，相关差分对必须走等长差分线，且阻抗匹配为 100 欧。

2.2.7. MIPI 设计

MIPI 是 2003 年由 ARM, Nokia, ST, TI 等公司成立的一个联盟，目的是把手机内部的接口如摄像头、显示屏、射频基带接口等标准化，从而减少手机的设计复杂度，增加设计的灵活性。MIPI 是一个比较新的标准，目前比较成熟的应用有 DSI（显示接口）和 CSI（摄像头接口）。

RK3588 支持两路 DSI 和六路 CSI 接口，其中 DSI 用于驱动 MIPI 显示屏，CSI 可以外接 MIPI 摄像头。MIPI 接口的数据传输率要远大于 LVDS 接口，在走线时一定要走等长差分线，且阻抗匹配为 100 欧。



第三章 其他产品介绍

3.1. 核心板系列

处理器型号	核心板型号	备注
S5P4418	X4418CV3.5/X4418CV4	180PIN 邮票孔接口
	I4418CV2	200PIN 板对板连接器
S5P6818	X6818CV3.5/X6818CV4	180PIN 邮票孔接口
	I6818CV2	200PIN 板对板连接器
RK3128	X3128CV4	144PIN 邮票孔接口
	I3128CV1	112PIN 邮票孔接口
PX30	X30CV1	144PIN 邮票孔接口
	X30CV2	144PIN 邮票孔接口
RK3288	X3288CV5	180PIN 邮票孔接口
	I3288CV1	220PIN 邮票孔接口
RK3399	X3399CV3	200PIN 邮票孔接口
	X3399CV4/X3399CV5	200PIN 邮票孔接口
RK3399pro	X3399proCV1.2	220PIN 邮票孔接口
RK1808	X1808CV1	144PIN 邮票孔接口
MT8385	X8385CV1	168PIN 邮票孔接口
MT8768	X8768CV1	168PIN 邮票孔接口
A40I	X40ICV2	172PIN 邮票孔接口
T507	X507CV2	172PIN 邮票孔接口
RK3566	X3566CV2/X3566CV3	200PIN 邮票孔接口
RK3566	I3566CV1	172PIN 邮票孔接口
RK3568	X3568CV2/X3568CV3	200PIN 邮票孔接口
RK3568	I3568CV1	172PIN 邮票孔接口
RK3588	I3588CV1	320PIN 板对板连接器

3.2. 开发板系列

处理器型号	开发板型号	备注
S5P4418	x4418 开发板	x4418cv3 评估板
S5P6818	x6818 开发板	x6818cv3 评估板
	i6818 开发板	i6818cv2 评估板
RK3128	X3128 开发板	x3128cv4 评估板
	I3128 开发板	I3128CV1 评估板
PX30	X30 开发板	x30cv1 评估板
RK3288	x3288 开发板	x3288cv3 评估板
	i3288 开发板	i3288cv1 评估板
RK3399	x3399 开发板	x3399cv3/x3399cv4 评估板
RK3399pro	x3399pro 开发板	x3399pro 评估板
RK1808	x1808 开发板	x1808cv1 评估板



MT8385	X8385 开发板	X8385CV1 评估板
MT8768	X8768 开发板	X8768CV1 评估板
A40I	X40I 开发板	X40ICV2 评估板
T507	X507 开发板	X507CV2 评估板
RK3566	X3566 开发板	X3566CV1 评估板
RK3566	I3566 公板	I3566CV1 评估板
RK3568	X3568 开发板	X3568CV2 评估板
RK3568	I3568 公板	I3568CV1 评估板
RK3588	I3588 开发板	I3588CV1 评估板

3.3. 卡片电脑系列

处理器型号	卡片电脑型号	备注
S5P4418	ibox4418 卡片电脑	
S5P6818	ibox6818 卡片电脑	
RK3399	ibox3399 卡片电脑	
RK3568	ibox3568 卡片电脑	

说明：产品详细规格，以及更多其他产品请关注九鼎创展官方网站和论坛。